

Report

# Description Record

Report date

2021-01-19

Record

PT/FCT/JNICT/DSPP-DFACC/002/0029/246 - Luis Miguel Rebelo Veloso Pais de Faria

<b>Description level</b>	DC
<b>Reference code</b>	PT/FCT/JNICT/DSPP-DFACC/002/0029/246
<b>Title type</b>	Formal
<b>Title</b>	Luis Miguel Rebelo Veloso Pais de Faria
<b>Date range</b>	1986-04-30 - 1987-07-01
<b>Dimension and support</b>	Papel A4
<b>Holding entity</b>	Fundação para a Ciência e a Tecnologia
<b>Scope and content</b>	Contém o processo de atribuição de Bolsa para Jovens Investigadores (BJI) nº 83/86, atribuída a Luis Miguel Rebelo Veloso Pais de Faria. A bolsa foi proposta pelo Centro de Análise e Processamento de Sinais da Universidade Técnica de Lisboa (Linha 6 - Controlo do CAPS - Centro de Análise e Processamento de Sinais), para estágio com o tema "Controlo de Sistemas Electromecânicos", realizado no mesmo Centro. Inclui relatório.
<b>Scientific area</b>	Engenharia Electrotécnica, Electrónica e Informática
<b>Description physical location</b>	A.21.01.3
<b>Original numbering</b>	007650/246
<b>Language of the material</b>	por (português)
<b>Physical characteristics and technical requirements</b>	Bom estado
<b>Type of container</b>	Capilha
<b>Fill textual content automatically</b>	☐
<b>Last modification date</b>	2016-10-31 15:50:35
<b>Record filled by</b>	CC