

Relatório

# Registo de descrição

Data relatório

2024-06-13

Registo

PT/FCT/JNICT/DSPP-DFACC/002/0058/445 - Luís Miguel Sanches Horta Correia

<b>Nível de descrição</b>	DC
<b>Código de referência</b>	PT/FCT/JNICT/DSPP-DFACC/002/0058/445
<b>Tipo de título</b>	Formal
<b>Título</b>	Luís Miguel Sanches Horta Correia
<b>Datas de produção</b>	1987-05-15 - 1988-11-29
<b>Dimensão e suporte</b>	Papel A4
<b>Entidade detentora</b>	Fundação para a Ciência e a Tecnologia
<b>Âmbito e conteúdo</b>	Contém o processo de atribuição de bolsa para investigação científica (BIC) nº 87/87 a Luís Miguel Sanches Horta Correia, para participação em projecto de I&D, com o título "Rede de comunicação entre microprocessadores", realizado no Departamento de Comutação Electrónica no INESC - Instituto de Engenharia de Sistemas e Computadores em Lisboa. Responsável científico: P. Guilherme Dinis Moreno da Silva Arroz. Inclui relatório.
<b>Áreas científicas</b>	Engenharia Electrotécnica, Electrónica e Informática
<b>Cota descritiva</b>	A.21.01.6
<b>Cota original</b>	007678/445
<b>Idioma e escrita</b>	por (português)
<b>Características físicas e requisitos técnicos</b>	Bom estado
<b>Tipo u.i.</b>	Capilha